

- 2/4 通道同步采样，2/4 通道同步回放
- 每通道 200/250Msps，14bit
- 输入带宽 DC-100/120MHz
- 输入量程 $\pm 1V$ 、 $\pm 2V$ 、 $\pm 5V$ 、 $\pm 10V$ 可设
- 输入阻抗 50Ω / $1M\Omega$
- 输出量程 $\pm 10V$
- 支持 FPGA 二次开发
- 软件开发包支持 C/C++，LabVIEW，Matlab 等
- 系统支持 Windows，Linux，国产操作系统



系列	总线	类别	分辨率	通道	采样率	带宽	存储深度	系统支持
LD835x-xx14	PCIe x8 Gen2	采集	14bit	2/4 通道	200/250Msps	DC-100/120MHz	2GB	Windows Linux
		回放	16bit	2/4 通道	250Msps	DC-50MHz		

简介

- LD835x-xx14 为迈硕“灵动”系列 PCIe 采集卡，支持 2/4 通道，14bit，200/250Msps 同步采样回放，板载 DDR3 内存颗粒，具备 2GB 存储容量，支持更大容量定制。
- PCIe x8 Gen2 总线接口，支持最大 24Gbps 的数据速率。
- 支持硬件触发、软件触发和手动触发等多种触发方式，支持连续采样模式。
- 支持用户的二次开发，提供 DLL 动态链接库。
- 配备上位机 Demo 软件，支持板卡的配置和数据的实时显示与存储。

典型应用

- 光学相干层析成像（OCT）
- 无损探测
- 波形记录仪
- 激光雷达
- 多通道瞬态记录仪

详细参数

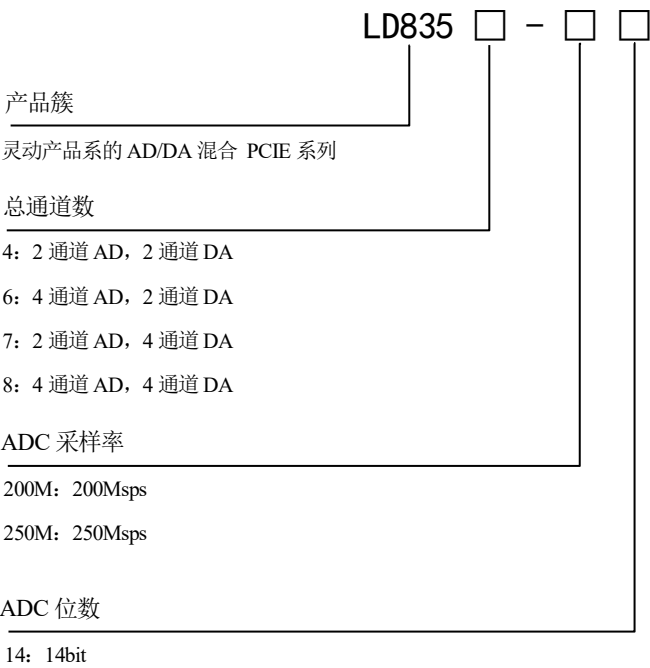
端口						
模拟输入	2/4 通道，标配 SMB 接口，可选配 SSMA					
模拟输出	2/4 通道，标配 SMB 接口，可选配 SSMA					
触发输入	1 路 SMB					
触发输出	1 路 SMB					
同步时钟输入	1 路 SMB					
同步时钟输出	1 路 SMB					
通信总线	PCIe x8 Gen2					
采集系统						
分辨率	14bit					
带宽	DC-100/120MHz					
输入通道	2/4 通道同步采样					
采样率	最高 200/250Msps					
采样模式	连续采样、有限点采样					
满量程输入范围	±1V、±2V、±5V、±10V					
输入耦合	AC/DC 耦合					
输入阻抗	50 Ω /1M Ω					
极限输入	±40Vmax					
回放系统						
分辨率	16bit					
带宽	DC-50MHz					
输出通道	2/4 通道同步回放					
采样率	250Msps					
最大输入数据速率	250Msps					
回放模式	实时模式，缓存模式					
波形	DDC 模式(单音模式)，AWG 模式(任意波形模式)					
满量程输出范围	±10V					
耦合方式	DC 耦合					
输出阻抗	50 Ω					
存储						
内存容量	2GB					
记录能力	软件可设，总容量不高于内存空间					
触发深度	软件可设，总容量不高于内存空间					
采集指标参数						
输入阻抗	档位	SNR	SINAD	SFDR	ENOB	测试条件
50 Ω	±2V	72	72	70	11	输入信号幅度-1dBFS, 频率 10MHz， 采样率 200/250Msps
1M Ω	±2V	70	70	68	10.4	

触发输入系统	
触发源	软件触发、阈值(通道)触发、外部（模拟与数字）触发
通道数	1 通道，支持模拟和数字 TTL、LVTTTL，输入阻抗 1M Ω
触发输入电平	模拟输入 $\pm 0.2V \sim \pm 5V$ ，标准数字 TTL、LVTTTL 电平，方波/脉冲波/梯形波
触发频率	$\leq 2MHz$
触发模式	后触发、预触发、延时触发，上升沿触发、下降沿触发、双边沿触发
触发阈值调节	$\pm 0.2V \sim \pm 5V$ 精确可调
触发输入宽度	$\geq 50ns$
触发延迟	0~2 ³¹ 个采样周期
触发输出	
触发输出通道	1 通道，与时钟输出共用端口
触发输出电平	LVTTTL，输出电流 10mA
触发输出宽度	$\geq 50ns$ ，脉宽可调
时钟系统	
时钟源	内部/外部/外部直采时钟源
内时钟特性	10MHz， $\pm 2ppm$
外输入时钟幅度	0.4V _{pp} ~ 3.3V _{pp} 正弦波或方波
外输入阻抗	50 Ω
外输入耦合方式	AC 耦合
外输入频率范围	10MHz，1MHz~最高采样率@外部直采模式
时钟输出	10MHz@LVTTTL，与采样时钟同源
电源要求	
供电方式	PCIe 插槽供电，5557-2 $\times$ 3P 连接器供电
电源需求	12V/2A
尺寸重量	
尺寸	标准全高全长 PCIe 板卡，占用一位 PCIe 插槽，长 $\times$ 厚 $\times$ 高：180 $\times$ 20 $\times$ 111mm
重量	~0.4kg
环境参数	
工作温度	0 $^{\circ}C$ ~ +50 $^{\circ}C$
工作相对湿度	10% ~ 90%RH，无结露
存储温度	-40 $^{\circ}C$ ~ +85 $^{\circ}C$
存储相对湿度	5% ~ 95%RH，无结露

软件开发包

提供软件开发包，帮助用户快速完成应用开发集成。MSDK 软件开发包适用于 Windows、Linux 等操作系统，支持 C/C++、Matlab、Labview、Python、C#、QT 等软件的二次集成开发，包含上位机软件、接口库、DEMO 例程以及开发说明文档等。

订购命名规则



注:
1、产品默认不配同轴线缆，我司可提供线材订制服务；

成都迈硕电气有限公司
Chengdu Mysoow Electric Co., LTD
电话: 028-87409729
传真: 028-87409770
地址: 成都市高新西区天虹路 3 号 B 栋一层
网址: www.mysoow.com